



별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto  
is a true copy from the records of the Korean Intellectual  
Property Office.

출 원 번 호 : 10-2002-0081907

Application Number

출 원 년 월 일 : 2002년 12월 20일  
Date of Application DEC 20, 2002

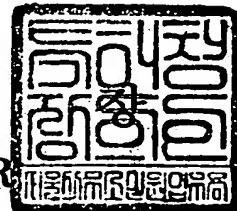
출 원 인 : 엘지.필립스 엘시디 주식회사  
Applicant(s) LG.PHILIPS LCD CO., LTD.



2003 년 04 월 09 일

특 허 청

COMMISSIONER



【서지사항】

1020020081907

출력 일자: 2003/4/10

【수수료】

【기본출원료】	20	면	29,000	원
【가산출원료】	11	면	11,000	원
【우선권주장료】	0	건	0	원
【심사청구료】	0	항	0	원
【합계】			40,000	원
【첨부서류】			1. 요약서·명세서(도면)_1통	

**【요약서】****【요약】**

본 발명은 액정 표시패널의 디스펜서 및 이를 이용한 디스펜싱 방법에 관한 것으로, 지지대의 갯수 및 그 지지대에 정렬 및 고정되는 실린지들의 갯수를 화상 표시부의 갯수에 대응되도록 구성함으로써, 기판 상에 형성되는 화상 표시부들의 갯수가 많아질 경우에도 신속하게 실 패턴들을 형성할 수 있게 되며, 액정 적하나 은 접점 형성에 적용하는 경우에도 신속하게 공정을 진행할 수 있게 된다. 또한, 지지대에 고정된 실린지들의 간섭을 피해 사이즈가 작은 모델의 액정 표시패널의 실 패턴들을 형성할 수 있게 되어 액정 표시패널의 다양한 모델에 적용할 수 있으며, 서로 다른 사이즈를 갖는 액정 표시패널들을 동시에 제작하는 방식에서 서로 다른 사이즈를 갖는 화상 표시부들 외곽을 따라 실 패턴들을 형성하는 경우에 매우 효과적으로 대처할 수 있게 된다.

**【대표도】**

도 4

## 【명세서】

## 【발명의 명칭】

액정 표시패널의 디스펜서 및 이를 이용한 디스펜싱 방법{DISPENSER OF LIQUID CRYSTAL DISPLAY PANEL AND DISPENSING METHOD USING THE SAME}

## 【도면의 간단한 설명】

도1은 액정 표시장치의 박막 트랜지스터 어레이 기판과 컬러필터 기판이 대향하여 합착된 단위 액정 표시패널의 개략적인 평면구조를 보인 예시도.

도2a와 도2b는 종래의 스크린 인쇄 방법을 통해 실 패턴을 형성하는 예를 보인 예시도.

도3은 종래의 실 디스펜싱 방법을 통해 실 패턴을 형성하는 예를 보인 예시도.

도4는 본 발명에 따른 액정 표시패널의 디스펜서를 보인 예시도.

도5a 내지 도5c는 본 발명에 의한 액정 표시패널의 디스펜서를 통해 기판 상에 디스펜싱을 수행하는 방법의 제1실시예를 순차적으로 보인 예시도.

도6a 내지 도6d는 본 발명에 의한 액정 표시패널의 디스펜서를 통해 기판 상에 디스펜싱을 수행하는 방법의 제2실시예를 순차적으로 보인 예시도.

도7은 액정 표시패널의 일측 가장자리에 대한 단면구조를 간략하게 보인 예시도.

\*\*\*도면의 주요 부분에 대한 부호의 설명\*\*\*

400:기판      410:테이블

401A~401F:실린지      413A~413F:화상 표시부

415A, 415B:제1, 제2지지대      416A~416F:실 패턴

**【발명의 상세한 설명】****【발명의 목적】****【발명이 속하는 기술분야 및 그 분야의 종래기술】**

<12> 본 발명은 액정 표시패널의 디스펜서 및 이를 이용한 디스펜싱 방법에 관한 것으로, 특히 복수의 화상 표시부들이 형성된 기판 상에 빠른 시간 내에 실 패턴을 형성하고, 작은 사이즈의 액정 표시패널에 실 패턴을 형성할 수 있도록 한 액정 표시패널의 디스펜서 및 이를 이용한 디스펜싱 방법에 관한 것이다.

<13> 일반적으로, 액정 표시장치는 매트릭스(matrix) 형태로 배열된 액정 셀들에 화상정보에 따른 데이터신호를 개별적으로 공급하여, 그 액정 셀들의 광투과율을 조절함으로써, 원하는 화상을 표시할 수 있도록 한 표시장치이다.

<14> 따라서, 액정 표시장치는 화소 단위의 액정 셀들이 매트릭스 형태로 배열되는 액정 표시패널과; 상기 액정 셀들을 구동시키는 드라이버 집적회로(integrated circuit : IC)를 구비한다.

<15> 상기 액정 표시패널은 서로 대향하는 컬러필터(color filter) 기판 및 박막 트랜지스터 어레이 기판과, 그 컬러필터 기판 및 박막 트랜지스터 어레이 기판의 이격 간격에 충진된 액정층으로 구성된다.

<16> 그리고, 상기 액정 표시패널의 박막 트랜지스터 어레이 기판 상에는 데이터 드라이버 집적회로로부터 공급되는 데이터 신호를 액정 셀들에 전송하기 위한 다수의 데이터 라인들과, 게이트 드라이버 집적회로로부터 공급되는 주사신호를 액정 셀들에 전송하기

위한 다수의 게이트 라인들이 서로 직교하며, 이들 데이터 라인들과 게이트 라인들의 교차부마다 액정 셀들이 정의된다.

<17> 상기 게이트 드라이버 집적회로는 다수의 게이트라인에 순차적으로 주사신호를 공급함으로써, 매트릭스 형태로 배열된 액정 셀들이 1개 라인씩 순차적으로 선택되도록 하고, 그 선택된 1개 라인의 액정 셀들에는 데이터 드라이버 집적회로로부터 데이터 신호가 공급된다.

<18> 한편, 상기 컬러필터 기판 및 박막 트랜지스터 어레이 기판의 대향하는 내측 면에는 각각 공통전극과 화소전극이 형성되어 상기 액정층에 전계를 인가한다. 이때, 화소전극은 박막 트랜지스터 어레이 기판 상에 액정 셀 별로 형성되는 반면에 공통전극은 컬러필터 기판의 전면에 일체화되어 형성된다. 따라서, 공통전극에 전압을 인가한 상태에서 화소전극에 인가되는 전압을 제어함으로써, 액정 셀들의 광투과율을 개별적으로 조절할 수 있게 된다.

<19> 이와같이 화소전극에 인가되는 전압을 액정 셀 별로 제어하기 위하여 각각의 액정 셀에는 스위칭 소자로 사용되는 박막 트랜지스터가 형성된다.

<20> 상기한 바와같은 액정 표시장치의 구성요소들을 첨부한 도면을 참조하여 상세히 설명하면 다음과 같다.

<21> 도1은 액정 표시장치의 박막 트랜지스터 어레이 기판과 컬러필터 기판이 대향하여 합착된 단위 액정 표시패널의 개략적인 평면구조를 보인 예시도이다.

<22> 도1을 참조하면, 액정 표시패널(100)은 액정 셀들이 매트릭스 형태로 배열되

는 화상표시부(113)와, 그 화상표시부(113)의 게이트 라인들과 접속되는 게이트 패드부(114) 및 데이터 라인들과 접속되는 데이터 패드부(115)를 포함한다. 이때, 게이트 패드부(114)와 데이터 패드부(115)는 컬러필터 기판(102)과 중첩되지 않는 박막 트랜지스터 어레이 기판(101)의 가장자리 영역에 형성되며, 게이트 패드부(114)는 게이트 드라이버 집적회로로부터 공급되는 주사신호를 화상표시부(113)의 게이트 라인들에 공급하고, 데이터 패드부(115)는 데이터 드라이버 집적회로로부터 공급되는 화상정보를 화상표시부(113)의 데이터 라인들에 공급한다.

<23> 상기 화상표시부(113)의 박막 트랜지스터 어레이 기판(101)에는 화상정보가 인가되는 데이터 라인들과 주사신호가 인가되는 게이트 라인들이 서로 수직교차하여 배치되고, 그 교차부에 액정 셀들을 스위칭하기 위한 박막 트랜지스터와, 그 박막 트랜지스터에 접속되어 액정 셀을 구동하는 화소전극과, 이와같은 전극과 박막 트랜지스터를 보호하기 위해 전면에 형성된 보호막이 구비된다.

<24> 상기 화상표시부(113)의 컬러필터 기판(102)에는 블랙 매트릭스에 의해 셀 영역별로 분리되어 도포된 칼러필터들과, 상기 박막 트랜지스터 어레이 기판(101)에 형성된 화소전극의 상대전극인 공통 투명전극이 구비된다.

<25> 상기한 바와같이 구성된 박막 트랜지스터 어레이 기판(101)과 컬러필터 기판(102)은 스페이서(spacer)에 의해 일정하게 이격되도록 셀-갭(cell-gap)이 마련되고, 상기 화상표시부(113)의 외곽에 형성된 실 패턴(seal pattern, 116)에 의해 합착되어 단위 액정 표시패널을 이루게 된다.

<26> 상기한 바와같은 단위 액정 표시패널을 제작함에 있어서, 수율을 향상시키기 위하여 대면적의 모기판에 복수의 단위 액정 표시패널들을 동시에 형성하는 방식이 일반적으

로 적용되고 있다. 따라서, 상기 복수의 액정 표시패널들이 제작된 모기관을 절단 및 가공하여 대면적의 모기관으로부터 단위 액정 표시패널들을 분리하는 공정이 요구된다.

<27> 상기 대면적의 모기관으로부터 분리된 단위 액정 표시패널에는 액정 주입구를 통해 액정을 주입하여 박막 트랜지스터 어레이 기판(101)과 컬러필터 기판(102)이 이격되는 셀-캡에 액정층을 형성하고, 그 액정 주입구를 밀봉한다.

<28> 상술한 바와같이 단위 액정 표시패널를 제작하기 위해서는 크게 박막 트랜지스터 어레이 기판(101) 및 컬러필터 기판(102)을 개별적으로 제작하고, 그 박막 트랜지스터 어레이 기판(101)과 컬러필터 기판(102)을 균일한 셀-캡이 유지되도록 합착한 다음 단위 액정 표시패널로 절단하고, 액정을 주입하는 공정들이 요구된다.

<29> 특히, 상기 박막 트랜지스터 어레이 기판(101)과 컬러필터 기판(102)을 합착하기 위해서 상기 화상표시부(113)의 외곽에 실 패턴(116)을 형성하는 공정이 요구되며, 종래의 실 패턴(116) 형성방법을 첨부된 도면을 참조하여 상세히 설명하면 다음과 같다.

<30> 도2a와 도2b는 실 패턴을 형성하기 위한 스크린 인쇄(screen printing) 방법의 예시도로서, 이에 도시한 바와같이 복수의 실 패턴(216A~216F)들 형성영역이 선택적으로 노출되도록 패터닝된 스크린 마스크(206)와, 상기 스크린 마스크(206)를 통해 기판(200)에 실런트(sealant, 203)를 선택적으로 공급하여 복수의 실 패턴(216A~216F)들을 동시에 형성하는 고무 룰러(squeegee, 208)가 구비된다.

<31> 상기 기판(200)에 형성된 복수의 실 패턴(216A~216F)들은 액정층이 형성될 수 있는 캡을 마련하고, 액정이 화상표시부(213A~213F)들의 외부로 누설되는 것을 방지한다.

따라서, 복수의 실 패턴(216A~216F)들은 기판(200)의 화상표시부(213A~213F)를 가장자리를 따라 형성되며, 일측에 액정 주입구(204A~204F)들이 형성된다.

<32> 상기한 바와같은 스크린 인쇄 방법은 복수의 실 패턴(216A~216F)을 형성영역이 패터닝된 스크린 마스크(206) 상에 실런트(203)를 도포하고, 고무 롤러(208)로 인쇄하여 기판(200) 상에 복수의 실 패턴(216A~216F)들을 형성하는 단계와, 상기 복수의 실 패턴(216A~216F)들에 함유된 용매를 증발시켜 레벨링(Leveling)시키는 건조단계로 이루어진다.

<33> 상기 스크린 인쇄 방법은 공정의 편의성이 우수하기 때문에 보편적으로 사용되고 있으나, 스크린 마스크(206)의 전면에 실런트(203)를 도포하고, 고무 롤러(208)로 인쇄하여 복수의 실 패턴(216A~216F)들을 동시에 형성함에 따라 실런트(203)의 소비량이 많아지는 단점이 있다.

<34> 또한, 상기 스크린 마스크(206)와 기판(200)이 접촉됨에 따라 기판(200) 상에 형성된 배향막(도시되지 않음)의 러빙(rubbing) 불량이 발생하여 액정 표시장치의 화질을 저하시키는 단점이 있다.

<35> 따라서, 상기한 바와같은 스크린 인쇄 방법의 단점을 보완하기 위해 실 디스펜싱(seal dispensing) 방법이 제안되었다.

<36> 도3은 실 패턴을 형성하기 위한 실 디스펜서 및 디스펜싱 방법의 예시도로서, 이에 도시한 바와같이 기판(300)이 로딩된 테이블(310)을 전후좌우 방향으로 이동시키면서, 지지대(314)에 의해 정렬 및 고정된 복수의 실린지(syringe, 301A~301C)들에 일정한 압력을 인가하여 실런트를 배출함으로써, 상기 기판(300) 상에 형성된 화상표시부(313A~

313F)들의 가장자리를 따라 복수의 실 패턴(316A~316F)들을 동시에 형성한다. 이때, 실린지(301A~301C)들은 하나의 지지대(314)에 의해 정렬 및 고정되어 화상 표시부(313A~313F)들의 행 단위로 실 패턴(316A~316F)들을 형성한다.

<37> 상기 실 디스펜서 및 디스펜싱 방법은 실 패턴(316A~316F)들이 형성될 영역에만 선택적으로 실린트를 공급함에 따라 실린트의 소비량을 줄일 수 있고, 또한 실린지(301A~301C)들과 화상 표시부(313A~313F)들이 서로 접촉되지 않기 때문에 배향막(도시되지 않음)의 러빙 불량을 방지하여 액정 표시장치의 화질을 향상시킬 수 있게 된다.

<38> 한편, 상기 기판(300) 상에 화상 표시부(313A~313F)들의 갯수를 많이 형성할수록 액정 표시패널의 수율은 향상된다. 따라서, 화상 표시부(313A~313F)들을 동일한 기판(300) 상에 보다 많이 형성하기 위하여 기판(300)이 점차 대면적화되고 있다.

<39> 그러나, 종래의 실 디스펜서 및 디스펜싱 방법은 하나의 지지대(314)에 의해 정렬 및 고정된 실린지(301A~301C)들을 통해 화상 표시부(313A~313F)들의 행 단위로 실 패턴(316A~316F)들을 형성함에 따라 화상 표시부(313A~313F)들의 갯수가 많아질 경우에 실 패턴(316A~316F)들을 형성하기 위한 시간이 지체되어 생산성이 저하되는 문제점이 있었다.

<40> 또한, 종래의 실 디스펜서 및 디스펜싱 방법은 사이즈가 작은 모델의 액정 표시패널에 대해서는 실 패턴들을 형성하는 것이 불가능한 문제점이 있었다.

<41> 즉, 사이즈가 작은 액정 표시패널의 화상 표시부들에 실 패턴을 형성하는 경우에, 인접하는 화상 표시부들의 실 패턴 시작점을 연결한 직선이 실린지들의 지름에 비해 적

어도 짧을 경우에는 인접하는 실린지들의 간섭으로 인해 실 패턴을 형성할 수 없게 된다

### 【발명이 이루고자 하는 기술적 과제】

<42> 본 발명은 상기한 바와같은 종래의 문제점을 해결하기 위하여 창안한 것으로, 본 발명의 목적은 복수의 화상 표시부들이 형성된 기판 상에 빠른 시간 내에 실 패턴을 형성할 수 있으며, 작은 사이즈의 액정 표시패널에 실 패턴을 형성할 수 있는 액정 표시패널의 디스펜서 및 이를 이용한 디스펜싱 방법을 제공하는데 있다.

### 【발명의 구성 및 작용】

<43> 상기 본 발명의 목적을 달성하기 위한 액정 표시패널의 디스펜서는 복수의 화상 표시부들이 형성된 기판과; 상기 기판이 로딩되는 테이블과; 상기 기판 상에 디스펜싱 물질을 공급하는 복수의 실린지들과; 상기 복수의 실린지들을 소정 갯수씩 정렬 및 고정시키는 복수의 지지대를 구비하여 구성되는 것을 특징으로 한다.

<44> 상기 본 발명의 목적을 달성하기 위한 액정 표시패널의 디스펜싱 방법은 복수의 실린지들을 소정 갯수씩 복수의 지지대에 정렬 및 고정시키는 단계와; 복수의 화상 표시부가 형성된 기판을 테이블에 로딩하는 단계와; 상기 실린지들의 일단부에 구비된 노즐을 통해 기판 상에 디스펜싱 물질을 공급하는 단계를 포함하여 이루어지는 것을 특징으로 한다.

<45> 상기한 바와같은 본 발명에 의한 액정 표시패널의 디스펜서 및 이를 이용한 디스펜싱 방법을 첨부한 도면을 참조하여 상세히 설명하면 다음과 같다.

<46> 도4는 본 발명에 따른 액정 표시패널의 디스펜서를 보인 예시도로서, 이에 도시한 바와같이 복수의 화상 표시부(413A~413F)들이 형성된 기판(400)과; 상기 기판(400)이 로딩되는 테이블(410)과; 상기 기판(400)의 화상 표시부(413A~413F)들 외곽에 일단부에 구비된 노즐들을 통해 실런트를 공급하여 복수의 실 패턴(416A~416F)들을 형성하는 복수의 실린지(401A~401F)들과; 상기 실린지(401A~401F)들이 3개씩 정렬 및 고정되는 제1, 제2지지대(414A, 414B)로 구성된다.

<47> 상기 기판(400)은 복수의 박막 트랜지스터 어레이 기판들이 제작된 대면적 유리재질의 제1모기판이나, 복수의 컬러필터 기판들이 제작된 대면적 유리재질의 제2모기판이 적용될 수 있다.

<48> 상기 제1, 제2지지대(414A, 414B)에 3개씩 정렬 및 고정된 복수의 실린지(401A~401F)들은 테이블(410)과 상대적 위치관계가 변화되면서, 일단부에 구비된 노즐들을 통해 실런트를 공급하여 상기 기판(400) 상에 복수의 실 패턴(416A~416F)들을 동시에 형성한다: 따라서, 상기 테이블(410) 또는 제1, 제2지지대(414A, 414B)에 구비된 복수의 실린지(401A~401F)들 중의 적어도 하나가 수평이동되도록 제작된다. 상기 제1, 제2지지대(414A, 414B)에 구비된 복수의 실린지(401A~401F)들이 수평이동될 경우에는 이물이 발생되어 기판(400)의 화상 표시부(413A~413F)들에 흡착될 수 있으므로, 상기 테이블(410)이 전후좌우 방향으로 수평이동되도록 제작하는 것이 바람직하다.

<49> 상기 복수의 실린지(401A~401F)들은 상기 기판(400) 상에 형성된 화상 표시부(413A~413F)들의 갯수에 대응하여 2개 또는 복수개가 제1, 제2지지대(414A, 414B)에 정렬 및 고정되도록 구성될 수 있으며, 또한 제1, 제2지지대(414A, 414B)도 상기 기판(400) 상에 형성된 화상 표시부(413A~413F)들의 갯수에 대응하여 3개 이상으로 구성될 수 있다.

<50> 예를 들어, 상기 기판(400) 상에 형성된 화상 표시부(413A~413F)들이 상기 도4와 달리 M행 × 열의 행렬을 갖도록 형성될 경우에, 상기 실린지(401A~401F)들은 제1, 제2지지대(414A, 414B)에 M개씩 정렬 및 고정되도록 구성되고, 상기 제1, 제2지지대(414A, 414B)는 N개가 구비되도록 구성될 수 있다.

<51> 도5a 내지 도5c는 본 발명에 의한 액정 표시패널의 디스펜서를 통해 기판 상에 디스펜싱을 수행하는 방법의 제1실시예를 순차적으로 보인 예시도이다.

<52> 먼저, 도5a에 도시한 바와같이 6개의 실린지(401A~401F)들을 3개씩 제1, 제2지지대(414A, 414B)에 정렬 및 고정시킨다. 이때, 실린지(401A~401F)들의 일단부에는 노즐들이 각각 구비된다.

<53> 그리고, 도5b에 도시한 바와같이 3행 × 2열의 화상 표시부(413A~413F)들이 형성된 기판(400)을 상기 실린지(401A~401F)들이 정렬 및 고정된 제1, 제2지지대(414A, 414B) 하부에 위치하도록 테이블(410)에 로딩한다.

<54> 그리고, 도5c에 도시한 바와같이 상기 실린지(401A~401F)들의 일단부에 구비된 노즐들을 통해 실린트를 배출하여 기판(400)의 화상 표시부(413A~413F)들 외곽을 따라 실 패턴(416A~416F)들을 형성한다. 이때, 실 패턴(416A~416F)들을 형성하기 위해서 실린지(401A~401F)들을 구동시키게 되면, 전술한 바와같이 이물이 발생되어 기판(400)의 화상 표시부(413A~413F)들에 흡착될 수 있으므로, 상기 테이블(410)을 전후좌우 방향으로 수평이동시켜 실 패턴(416A~416F)들을 형성하는 것이 바람직하다.

<55> 상술한 바와같이 본 발명의 제1실시예에 따른 액정 표시패널의 디스펜서 및 이를 이용한 디스펜싱 방법은 지지대의 갯수 및 그 지지대에 정렬 및 고정되는 실린지들의 갯

수를 화상 표시부의 갯수에 대응되도록 구성함으로써, 기판 상에 형성되는 화상 표시부들의 갯수가 많아질 경우에도 신속하게 실 패턴들을 형성할 수 있게 되어 생산성을 향상 시킬 수 있게 된다.

<56> 한편, 종래에는 인접하는 화상 표시부들의 실 패턴 시작점을 연결한 직선이 실린지들의 지름에 비해 적어도 짧을 경우에는 인접하는 실린지들의 간섭으로 인해 실 패턴을 형성할 수 없었지만, 본 발명의 제1실시예에 따른 액정 표시패널의 디스펜서는 사이즈가 작은 모델의 액정 표시패널에 대해서도 실 패턴들을 형성할 수 있게 된다.

<57> 예를 들어, 실 패턴 시작점을 연결한 직선이 실린지들의 지름에 비해 짧은 화상 표시부가 기판 상에 4행 2열의 행렬을 갖도록 형성된 경우에는 실린지들을 2개의 지지대에 2개씩 정렬 및 고정되도록 구성함으로써, 2번의 실 패턴 형성을 통해 화상 표시부 외곽에 실 패턴들을 형성할 수 있게 된다.

<58> 즉, 첫번째 실 패턴 형성에서는 첫번째 지지대에 고정된 2개의 실린지들을 통해 4행 2열의 행렬을 갖는 화상 표시부 중의 첫번째와 세번째 화상 표시부 외곽을 따라 실 패턴들을 형성한다.

<59> 그리고, 두번째 실 패턴 형성에서는 두번째 지지대에 고정된 2개의 실린지들을 통해 두번째와 네번째 화상 표시부의 외곽을 따라 실 패턴들을 형성한다.

<60> 따라서, 본 발명의 제1실시예에 따른 액정 표시패널의 디스펜서는 사이즈가 작은 모델의 액정 표시패널에 대해서도 실 패턴들을 형성할 수 있게 된다.

<61> 상기 본 발명의 제1실시예에 따른 액정 표시패널의 디스펜서는 하나의 기판 상에 서로 다른 사이즈를 갖는 액정 표시패널들을 동시에 제작하는 방식에서 실 패턴을 형성

하는 경우에 매우 효과적으로 적용할 수 있다. 예를 들어, 기판 상에 제1사이즈의 액정 표시패널들만을 제작할 경우에 그 제1사이즈의 액정 표시패널들을 제작할 수 없는 영역은 폐기됨에 따라 기판의 이용 효율이 저하된다. 따라서, 상기 제1사이즈의 액정 표시패널들을 제작할 수 없는 영역에 그 제1사이즈에 비해 작은 제2사이즈의 액정 표시패널들을 제작하여 기판의 이용 효율을 향상시키는 것이다. 이와 같이 기판 상에 서로 다른 사이즈를 갖는 액정 표시패널들을 제작하는 방식을 상세히 설명하면 다음과 같다.

<62> 도6a 내지 도6d는 본 발명의 제2실시예에 의한 액정 표시패널의 디스펜서를 이용한 디스펜싱 방법을 순차적으로 보인 예시도이다.

<63> 먼저, 도6a를 참조하면, 기판(500) 상에 제1사이즈를 갖는 화상 표시부(513A~513C)들과 제2사이즈를 갖는 화상 표시부(513D~513G)들이 형성되어 있다. 전술한 바와 같이 기판(500) 상에 제1사이즈를 갖는 화상 표시부(513A~513C)들만 형성하는 경우에는 제2사이즈를 갖는 화상 표시부(513D~513G)들이 형성된 영역은 폐기되어 기판(500)의 이용 효율이 저하되므로, 상기 제1사이즈에 비해 작은 제2사이즈의 화상 표시부(513D~513G)들을 기판(500)의 폐기될 영역에 형성하여 이용 효율을 극대화한다.

<64> 그리고, 도6b에 도시한 바와같이 상기 제1사이즈의 화상 표시부(513A~513C)들과 제2사이즈의 화상 표시부(513D~513G)들이 형성된 기판(500)을 테이블(510)에 로딩하여 고정시킨다.

<65> 그리고, 도6c에 도시한 바와같이 상기 테이블(510)을 전후좌우 방향으로 수평 이동시키면서, 제1지지대(514A)에 정렬 및 고정된 3개의 실린지(501A~501C)들을 통해 제1사이즈를 갖는 화상 표시부(513A~513C)들 외곽을 따라 실린트를 배출하여 실 패턴(516A~516C)들을 형성한다.

<66> 그리고, 도6d에 도시한 바와같이 상기 테이블(510)을 전후좌우 방향으로 수평 이동시키면서, 제2지지대(514B)에 정렬 및 고정된 4개의 실린지(501D~501G)들을 통해 제2사이즈를 갖는 화상 표시부(513D~513G)들 외곽을 따라 실린트를 배출하여 실패턴(516D~516G)들을 형성한다.

<67> 상술한 바와같이 본 발명의 제2실시예에 의한 액정 표시패널의 디스펜서는 기판 상에 서로 다른 사이즈를 갖는 액정 표시패널들을 동시에 제작하는 방식에서 서로 다른 사이즈를 갖는 화상 표시부들 외곽을 따라 실 패턴들을 형성하는 경우에 매우 효과적으로 대처할 수 있다.

<68> 상기 본 발명의 제2실시예에서는 하나의 테이블에 기판을 로딩하여 고정시키고, 제1사이즈의 화상 표시부들 외곽을 따라 실 패턴들을 형성한 다음 제2사이즈의 화상 표시부들 외곽을 따라 실 패턴들을 형성하였다.

<69> 그러나, 상기 본 발명의 제2실시예와 달리 서로 독립적으로 구동되는 제1, 제2테이블을 통해, 먼저 제1테이블에 기판을 로딩하여 고정시키고, 제1사이즈의 화상 표시부들 외곽을 따라 실 패턴들을 형성한 다음 제2테이블에 기판을 로딩하여 고정시키고, 제2사이즈의 화상 표시부들 외곽을 따라 실 패턴들을 형성할 수 있다.

<70> 한편, 상기 본 발명의 제1, 제2실시예에 따른 액정 표시패널의 디스펜서 및 이를 이용한 디스펜싱 방법에 의해 형성되는 실 패턴들은 액정 표시패널에 액정층을 형성하는 방식에 따라 형태가 달라질 수 있으며, 액정표시패널에 액정층을 형성하는 방식은 크게 진공주입 방식과 적하 방식으로 구분된다.

<71> 상기 진공주입 방식은 대면적 모기관으로부터 분리된 단위 액정 표시패널의 액정 주입구를 일정한 진공이 설정된 챔버 내에서 액정이 채워진 용기에 침액시킨 다음 진공 정도를 변화시킴으로써, 액정 표시패널 내부 및 외부의 압력차에 의해 액정을 액정 표시 패널 내부로 주입시키는 방식으로, 이와같이 액정이 액정 표시패널 내부에 충진되면, 액정 주입구를 밀봉시켜 액정 표시패널의 액정충을 형성한다.

<72> 상기 진공 주입방식에서의 액정 주입구는 실 패턴들의 일측이 개방된 영역으로 정의된다. 따라서, 액정 표시패널에 진공주입 방식을 통해 액정충을 형성하는 경우에는 실 패턴들의 일부가 개방되도록 형성하여 액정 주입구의 기능을 갖도록 하여야 한다.

<73> 그러나, 상기한 바와같은 진공주입 방식은 다음과 같은 문제점이 있다.

<74> 첫째, 액정 표시패널에 액정을 충진하는데 소요되는 시간이 매우 길다. 일반적으로, 합착된 액정 표시패널은 수백㎠의 면적에 수  $\mu\text{m}$  정도의 캡을 갖기 때문에 압력차를 이용한 진공주입 방식을 적용하더라도 단위 시간당 액정의 주입량은 매우 작을 수 밖에 없다. 예를 들어, 약 15인치의 액정 표시패널을 제작하는 경우에 액정을 충진시키는데 대략 8시간 정도가 소요됨에 따라 액정 표시패널의 제작에 많은 시간이 소요되어 생산성이 저하되는 문제가 있다. 또한, 액정 표시패널이 대형화되어 갈수록 액정 충진에 소요되는 시간이 더욱 길어지고, 액정의 충진불량이 발생되어 결과적으로 액정 표시패널의 대형화에 대응할 수 없는 문제점이 있다.

<75> 둘째, 액정의 소모량이 높다. 일반적으로, 용기에 채워진 액정량에 비해 실제 액정 표시패널에 주입되는 액정량은 매우 작고, 액정이 대기나 특정 가스에 노출되면 가스와 반응하여 열화된다. 따라서, 용기에 채워진 액정이 복수의 액정 표시패널에 충진된다고 할지라도, 충진 후에 잔류하는 많은 양의 액정을 폐기해야 하며, 이와같이 고가의 액정

을 폐기함에 따라 결과적으로 액정 표시패널의 단가를 상승시켜 제품의 가격경쟁력을 약화시키는 요인이 된다.

<76> 상기한 바와같은 진공주입 방식의 문제점을 극복하기 위해, 최근들어 적하 방식이 적용되고 있다.

<77> 상기 적하 방식은 복수의 박막 트랜지스터 어레이 기판들이 제작되는 대면적 제1모기판이나 복수의 컬러필터 기판들이 제작되는 대면적 제2모기판의 화상 표시영역 내에 액정을 적하(dropping) 및 분배(dispensing)하고, 상기 제1, 제2모기판을 합착하는 압력에 의해 액정을 화상 표시영역 전체에 균일하게 분포되도록 함으로써, 액정층을 형성하는 방식이다.

<78> 즉, 액정 표시패널에 적하 방식을 통해 액정층을 형성하는 경우에는 액정이 외부로부터 충진되지 않고, 기판 상에 직접 적하되므로, 실 패턴들은 액정이 화상 표시부들 외부로 누설되는 것을 방지할 수 있도록 화상 표시부들 외곽을 감싸는 폐쇄된 패턴 형상으로 형성되어야 한다.

<79> 상기 적하 방식은 진공주입 방식에 비해 짧은 시간에 액정을 적하할 수 있으며, 액정 표시패널이 대형화될 경우에도 액정층을 매우 신속하게 형성할 수 있다.

<80> 또한, 기판 상에 액정을 필요한 양만 적하하기 때문에 진공주입 방식과 같이 고가의 액정을 폐기함에 따른 액정 표시패널의 단가 상승을 방지하여 제품의 가격경쟁력을 강화시키게 된다.

<81> 상기 적하 방식이 적용된 액정 표시패널은 진공주입 방식과 달리 액정층이 형성된 후에 복수의 박막 트랜지스터 어레이 기판들이 제작되는 대면적 제1모기판이나 복수의

컬러필터 기판들이 제작되는 대면적 제2모기판을 합착하고, 단위 액정 패널을 분리하는 공정이 진행된다.

<82> 상기 적하 방식이 적용될 경우에 실 패턴들을 열 경화성 실런트로 형성하면, 액정 표시패널을 합착시키는 후속 공정에서 실런트가 가열되는 동안 흘러나와 적하된 액정이 오염될 수 있다. 따라서, 상기 적하 방식이 적용될 경우에 실 패턴들은 자외선 (ultraviolet : UV) 경화성 실런트를 적용하는 것이 바람직하며, 또는 자외선 경화성 실런트와 열 경화성 실런트가 혼합된 실런트를 적용할 수 있다.

<83> 또한, 본 발명에 의한 액정 표시패널의 디스펜서는 실런트를 충진하여 기판 상에 실 패턴들을 형성하는 경우에 적용할 수 있을 뿐만 아니라 전술한 적하 방식을 통해 기판 상에 액정을 적하하는 경우에도 적용할 수 있다.

<84> 즉, 기판 상에 형성된 복수의 화상 표시부들에 대응되도록 복수의 지지대에 소정 갯수씩 정렬 및 고정되는 실린지들에 액정을 채운 다음 상기 테이블을 수평방향으로 이동시키면서, 실린지들의 일단부에 구비된 노즐을 통해 화상 표시부들에 액정을 적하할 수 있게 된다.

<85> 상술한 바와같이 본 발명에 의한 액정 표시패널의 디스펜서를 이용하여 기판의 화상 표시부에 액정을 적하하는 경우에도 지지대의 갯수 및 그 지지대에 정렬 및 고정되는 실린지들의 갯수를 화상 표시부의 갯수에 대응되도록 구성함으로써, 기판 상에 형성되는 화상 표시부들의 갯수가 많아지더라도 신속하게 액정을 형성할 수 있게 되어 생산성을 향상시킬 수 있게 된다.

<86> 그리고, 전술한 본 발명에 의한 액정 표시패널의 디스펜서는 액정 표시패널의 제작에 있어서, 은 접점(Ag dot)을 형성하는 경우에도 적용할 수 있다.

<87> 상기 은 접점에 대해서 도면을 참조하여 상세히 설명하면 다음과 같다.

<88> 도7은 액정 표시패널의 일측 가장자리에 대한 단면구조를 간략하게 보인 예시도이다.

<89> 도7을 참조하면, 액정 표시패널은 박막 트랜지스터 어레이 기판(601)과 컬러필터 기판(602)이 서로 대향하여 스페이서(603)와 실 패턴(604)에 의해 일정한 갭을 갖도록 합착되고, 그 박막 트랜지스터 어레이 기판(601)과 컬러필터 기판(602)의 갭에 액정층(605)이 형성되어 있다.

<90> 상기 박막 트랜지스터 어레이 기판(601)은 컬러필터 기판(602)에 비해 일부가 돌출되며, 그 돌출된 영역에 박막 트랜지스터 어레이 기판(601)의 게이트 라인들과 접속되는 게이트 패드부 및 데이터 라인들과 접속되는 데이터 패드부가 형성된다.

<91> 상기 박막 트랜지스터 어레이 기판(601)의 화상 표시부에는 외부로부터 게이트 패드부를 통해 주사신호가 인가되는 게이트 라인들과 데이터 패드부를 통해 화상정보가 인가되는 데이터 라인들이 서로 직교하도록 배치되고, 그 교차부에 액정 셀들을 스위칭하기 위한 박막 트랜지스터와, 그 박막 트랜지스터에 접속된 화소전극이 형성된다.

<92> 상기 컬러필터 기판(602)의 화상 표시부에는 블랙 매트릭스에 의해 셀 영역별로 분리되어 도포된 컬러필터들과, 상기 박막 트랜지스터 어레이 기판(601)에 형성된 화소전극과 함께 액정층을 구동시키는 공통전극(606)이 구비된다.

<93> 그런데, 상기 컬러필터 기판(602)에 형성된 공통전극(606)에 공통전압을 인가하기 위한 공통전압배선(607)은 상기 박막 트랜지스터 어레이 기판(601)에 형성된다.

<94> 따라서, 상기 박막 트랜지스터 어레이 기판(601)이나 컬러필터 기판(602)에 은 접점(608)을 형성하여 공통전압배선(607)과 공통전극(606)을 전기적으로 접속시킴으로써, 공통전압배선(607)에 인가된 공통전압이 은 접점(608)을 경유하여 공통전극(606)에 인가 되도록 한다.

<95> 상기 은 접점(608)은 대면적 모기판 상에 제작되는 복수의 단위 액정 표시패널들에 각각 적어도 한개 이상 형성되며, 본 발명의 제1, 제2실시예에 따른 액정 표시패널의 디스펜서를 이용하여 형성할 수 있다.

<96> 복수의 지지대에 소정 갯수씩 정렬 및 고정되는 실린지들에 은을 채운 다음 기판이 로딩된 테이블을 수평방향으로 이동시키면서, 실린지들의 일단부에 구비된 노즐을 통해 기판 상에 형성된 복수의 화상 표시부들 외곽에 은을 배출하여 은 접점(608)을 형성할 수 있게 된다.

<97> 상술한 바와같이 본 발명에 의한 액정 표시패널의 디스펜서를 이용하여 기판의 화상 표시부 외곽에 은 접점을 형성하는 경우에도 지지대의 갯수 및 그 지지대에 정렬 및 고정되는 실린지들의 갯수를 화상 표시부의 갯수에 대응되도록 구성함으로써, 기판 상에 형성되는 화상 표시부들의 갯수가 많아지더라도 신속하게 화상 표시부 외곽에 은 접점을 형성할 수 있게 되어 생산성을 향상시킬 수 있게 된다.

**【발명의 효과】**

<98> 상술한 바와같이 본 발명에 의한 액정 표시패널의 디스펜서 및 이를 이용한 디스펜싱 방법은 지지대의 갯수 및 그 지지대에 정렬 및 고정되는 실린지들의 갯수를 화상 표시부의 갯수에 대응되도록 구성함으로써, 기판 상에 형성되는 화상 표시부들의 갯수가 많아질 경우에도 신속하게 실 패턴들을 형성할 수 있게 되며, 액정 적하나 은 점점 형성에 적용하는 경우에도 신속하게 공정을 진행할 수 있게 되어 생산성을 향상시킬 수 있는 효과가 있다.

<99> 또한, 지지대에 고정된 실린지들의 간섭을 피해 사이즈가 작은 모델의 액정 표시패널의 실 패턴들을 형성할 수 있게 되어 액정 표시패널의 다양한 모델에 적용할 수 있는 효과가 있다.

<100> 그리고, 기판 상에 서로 다른 사이즈를 갖는 액정 표시패널들을 동시에 제작하는 방식에서 서로 다른 사이즈를 갖는 화상 표시부들 외곽을 따라 실 패턴들을 형성하는 경우에 매우 효과적으로 대처할 수 있는 효과가 있다.

**【특허청구범위】****【청구항 1】**

복수의 화상 표시부들이 형성된 기판과; 상기 기판이 로딩되는 테이블과; 상기 기판 상에 디스펜싱 물질을 공급하는 복수의 실린지들과; 상기 복수의 실린지들을 소정 갯수씩 정렬 및 고정시키는 복수의 지지대를 구비하여 구성되는 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 2】**

제 1 항에 있어서, 상기 기판에는 적어도 하나의 박막 트랜지스터 어레이 기판들이 형성된 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 3】**

제 1 항에 있어서, 상기 기판에는 적어도 하나의 컬러필터 기판들이 형성된 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 4】**

제 1 항에 있어서, 상기 화상 표시부들은 적어도 2개의 다른 사이즈를 갖는 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 5】**

제 1 항에 있어서, 상기 테이블은 전후좌우 방향으로 수평이동되도록 제작된 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 6】**

제 1 항에 있어서, 상기 디스펜싱 물질은 실 패턴을 형성하는 실린트인 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 7】**

제 6 항에 있어서, 상기 실 패턴은 일부가 개방된 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 8】**

제 6 항에 있어서, 상기 실 패턴은 상기 화상 표시부 외곽을 감싸는 폐쇄된 패턴인 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 9】**

제 1 항에 있어서, 상기 디스펜싱 물질은 액정인 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 10】**

제 1 항에 있어서, 상기 디스펜싱 물질은 은인 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 11】**

제 1 항에 있어서, 상기 지지대 및 그 지지대에 정렬 및 고정되는 실린지들은 기판 상에 형성되는 화상 표시부에 대응되도록 구성된 것을 특징으로 하는 액정 표시패널의 디스펜서.

**【청구항 12】**

복수의 실린지들을 소정 갯수씩 복수의 지지대에 정렬 및 고정시키는 단계와; 복수의 화상 표시부가 형성된 기판을 테이블에 로딩하는 단계와; 상기 실린지들의 일단부에 구비된 노즐을 통해 기판 상에 디스펜싱 물질을 공급하는 단계를 포함하여 이루어지는 것을 특징으로 하는 액정 표시패널의 디스펜싱 방법.

**【청구항 13】**

제 12 항에 있어서, 상기 디스펜싱 물질은 실린트, 액정 및 은 중에 선택된 하나인 것을 특징으로 하는 액정 표시패널의 디스펜싱 방법.

**【청구항 14】**

복수의 지지대에 복수의 실린지들을 소정 갯수씩 고정 및 정렬시키는 단계와; 제1, 제2화상 표시부들이 형성된 기판을 테이블에 로딩하는 단계와; 상기 복수의 지지대 중에 일부의 지지대에 장착된 실린지들을 이용하여 제1화상 표시부들 외곽을 따라 제1실 패턴들을 형성하는 단계와; 상기 복수의 지지대 중에 나머지의 지지대에 장착된 실린지들을 이용하여 제2화상 표시부들 외곽을 따라 제2실 패턴들을 형성하는 단계를 포함하여 이루어지는 것을 특징으로 하는 액정 표시패널의 디스펜싱 방법.

**【청구항 15】**

제 14 항에 있어서, 상기 기판 상에 형성된 제1, 제2화상 표시부들은 서로 다른 사이즈를 갖는 것을 특징으로 하는 액정 표시패널의 디스펜싱 방법.

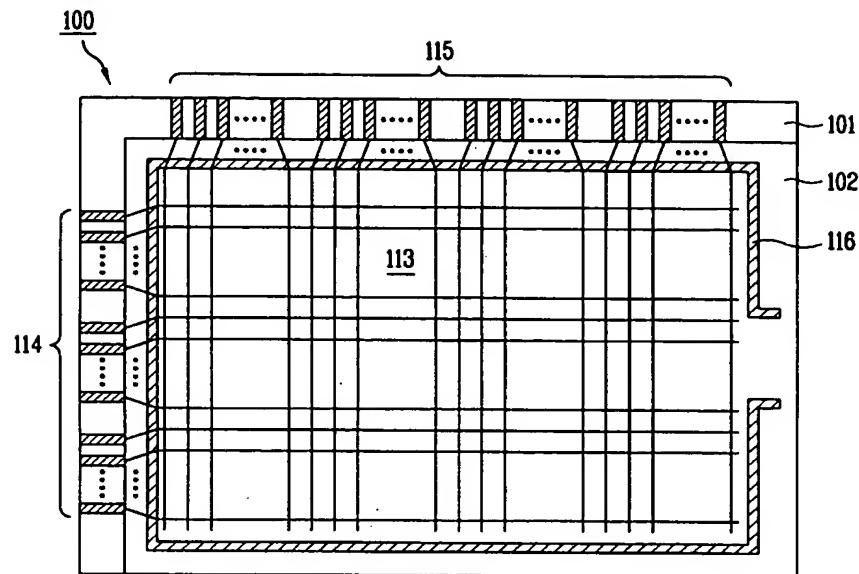


1020020081907

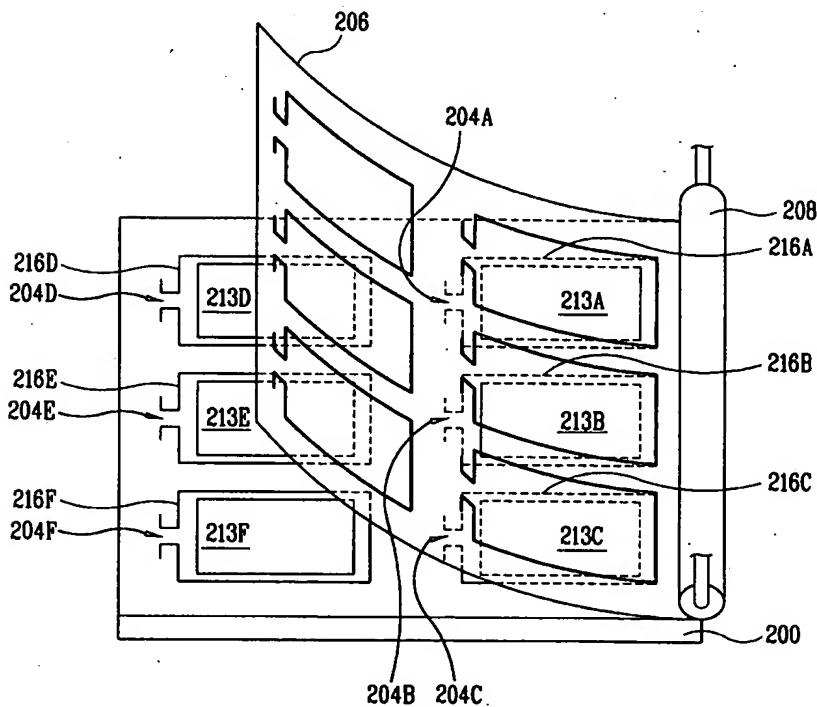
출력 일자: 2003/4/10

【도면】

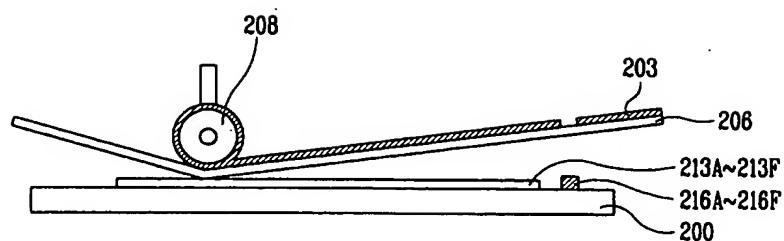
【도 1】



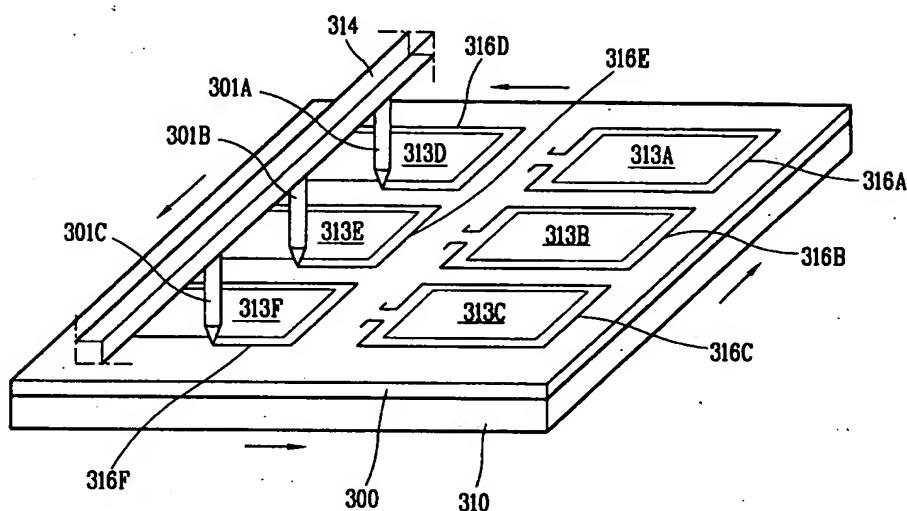
【도 2a】



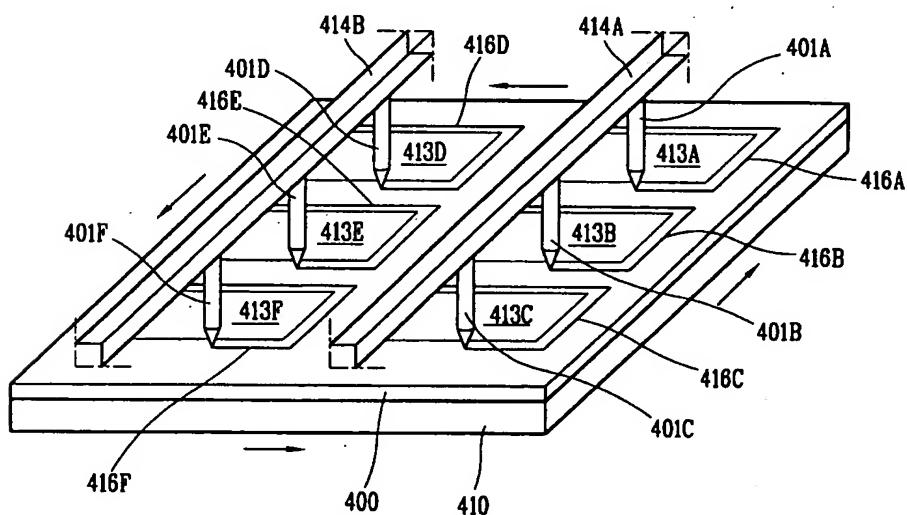
【도 2b】



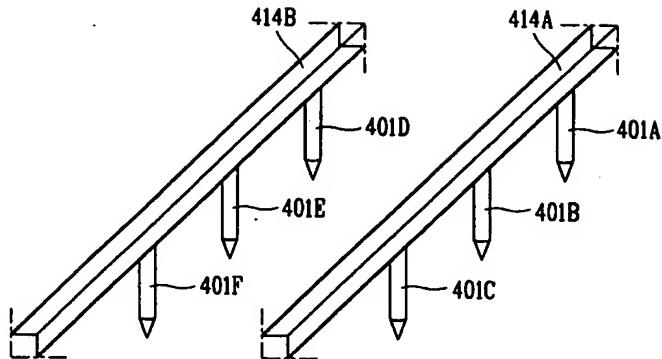
【도 3】



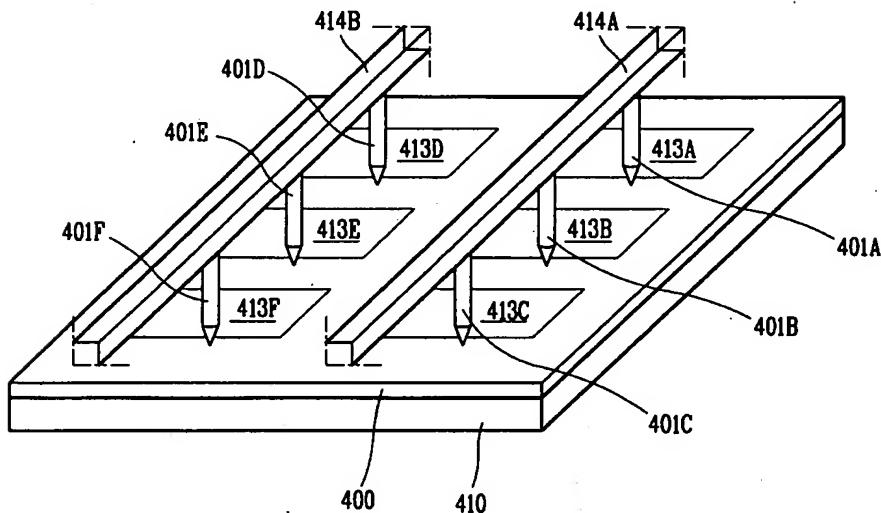
【도 4】



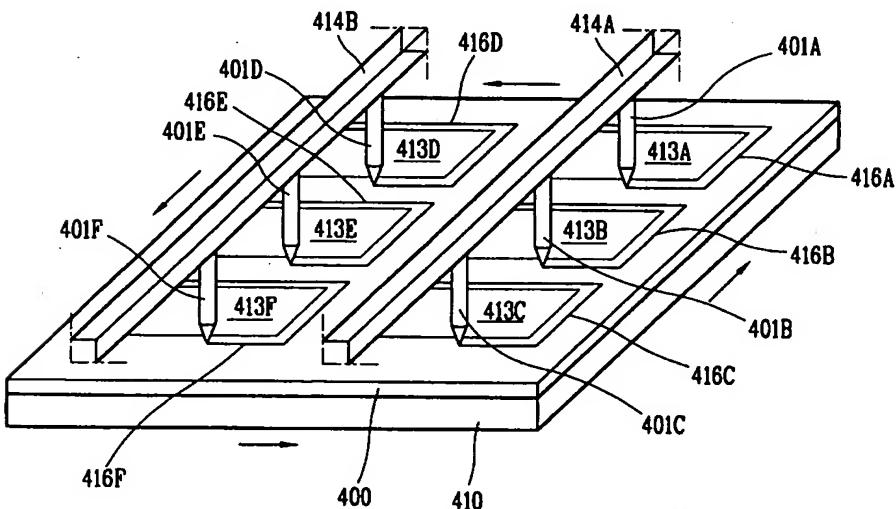
【도 5a】



【도 5b】



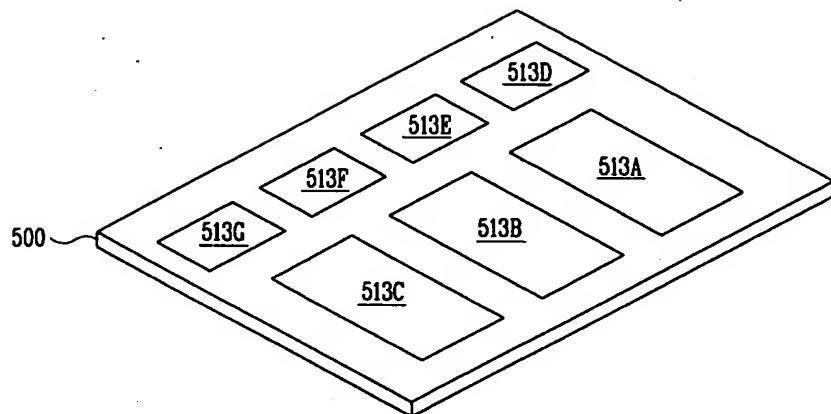
【도 5c】



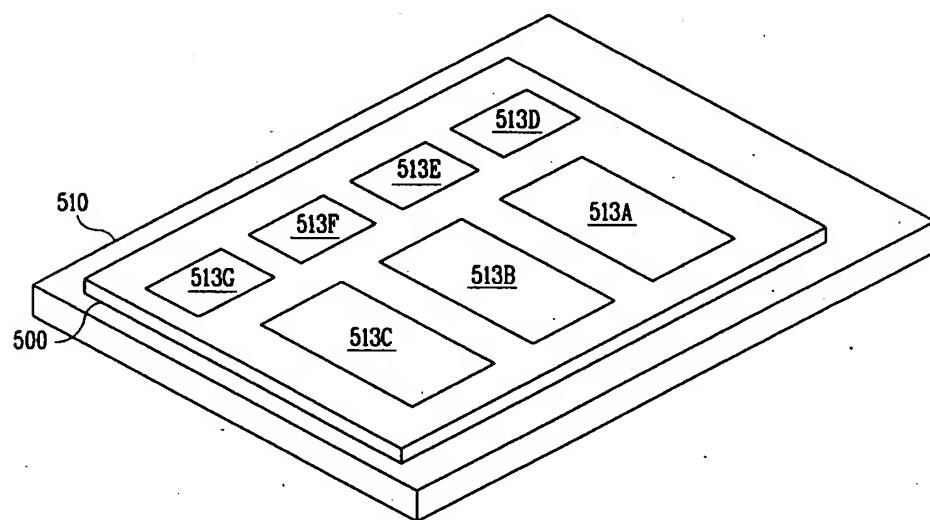
1020020081907

출력 일자: 2003/4/10

【도 6a】



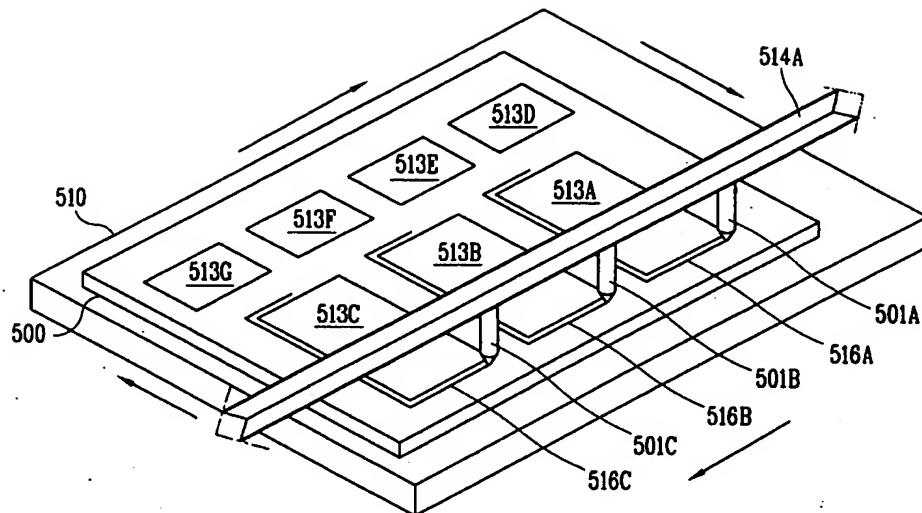
【도 6b】



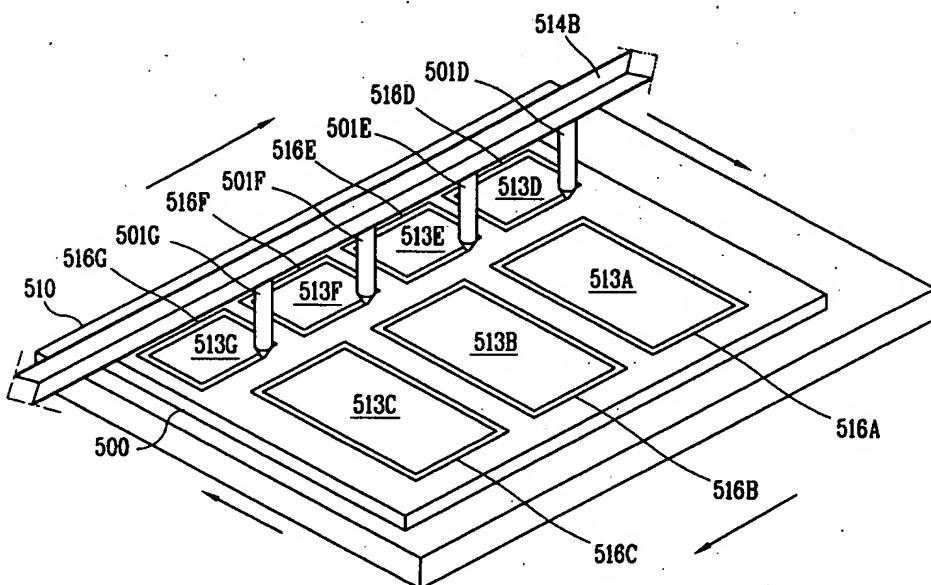
1020020081907

출력 일자: 2003/4/10

【도 6c】



【도 6d】



【도 7】

